

Doç. Dr. ANIL ÇELEBİ

Kişisel Bilgiler

İş Telefonu: [+90 262 303 3354](tel:+902623033354)

Fax Telefonu: [+90 262 303 3003](tel:+902623033003)

E-posta: anilcelebi@kocaeli.edu.tr

Diğer E-posta: anilcelebi@gmail.com

Web: <https://avesis.kocaeli.edu.tr/anilcelebi>

Posta Adresi: Kocaeli Üniversitesi, Umuttepe Yerleşkesi, Mühendislik Fakültesi B Blok,
Elektronik ve Haberleşme Mühendisliği Bölümü



Uluslararası Araştırmacı ID'leri

ScholarID: LbvYAAAAJ

ORCID: 0000-0002-0921-3040

Publons / Web Of Science ResearcherID: P-6118-2019

ScopusID: 36793379200

Yoksis Araştırmacı ID: 154061

Eğitim Bilgileri

Post Doktora, Seoul National University , Mühendislik Fakültesi, Elektrik ve Bilgisayar
Mühendisliği, Güney Kore 2009 - 2009

Doktora, Kocaeli Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik ve Haberleşme Mühendisliği,
Türkiye 2005 - 2008

Yüksek Lisans, Kocaeli Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Ve Haberleşme
Mühendisliği, Türkiye 2002 - 2005

Lisans, Kocaeli Üniversitesi, Mühendislik Fakültesi, Elektronik ve Haberleşme Mühendisliği,
Türkiye 1998 - 2002

Biyografi

Kocaeli Üniversitesi Elektronik ve Haberleşme Mühendisliği bölümünde doktor öğretim üyesi olarak çalışmaktayım ve Kuantek Elektronik ve Bilişim San.Tic.Ltd.Şti.'de (www.kuantek.com.tr) Ar-Ge faaliyetlerini yönetiyorum. Öğretim üyesi olarak lisans, yüksek lisans ve doktora öğrencilerine akademik danışmanlık yapmanın yanında sayısal tasarım, FPGA ile sayısal tasarım, FPGA ile gömülü sistem tasarımı konularında dersler veriyorum. Kuantek Elektronik bünyesinde sinyal ve görüntü işleme konularında algoritma geliştirme, donanım tasarımı, eğitim ve danışmanlık hizmetleri veriyorum. Bu kapsamda video sinyal işleme sistemleri, akustik sinyal işleme sistemleri, IoT sistemleri konularında çalışıyorum. JESD204B IP çekirdeği, CAN FD IP çekirdeği, Day TV ISP FPGA tasarımı, termal ISP FPGA tasarımı, PCIe root complex modül, otomotiv çevresel görüş sistemi FPGA tasarımı başlıkları üzerinde çalıştığım konulardan bazılarıdır.

2008-2013 yılları arasında Pars Ar-Ge ve Bilgi Teknolojileri Ltd. Şti.'de yönetim kurulu üyesi olarak bulundum donanımla ilgili Ar-Ge faaliyetlerini yönettim.

2009-2010 yılları arasında zorunlu kamu hizmeti kapsamında sırasıyla asteğmen ve teğmen rütbesi ile dr. öğretim görevlisi olarak Kara Harp Okulu'nda görev yaptım. Bu kapsamda harbiyelilere sayısal tasarım, elektronik, mikrodenetleyiciler kurslarını verdim.

Türkiye'den Kocaeli Üniversitesi ile Chung-Ang Üniversitesi ve Güney Kore'den Seul Ulusal Üniversitesi arasında ortak yürütülen iki uluslararası araştırma projesinde araştırmacı olarak çalıştım. Ayrıca Kore hükümetinin Brain Korea 21 programı kapsamında Seul Ulusal Üniversitesi, Bilgisayar Mimarisi ve Paralel İşlem Laboratuvarı'nda doktora sonrası araştırma görevlisi olarak çalıştım.

Doktora eğitimim boyunca H.264 / AVC için yüksek hızlı hareket kestiriminin algoritma ve donanım mimarisi tasarımı üzerine çalıştım. Doktora çalışmalarım boyunca çeşitli dergi ve konferanslarda makale ve bildiriler yayınladım.

Yüksek lisans eğitimim boyunca analog ve sayısal elektronik devrelerin tasarımı kolları üzerinde çalıştım. Bu kapsamda analog/sayısal dönüştürücülerin VLSI teknolojisi ile gerçekleştirilmesi ve üretilmesini kapsayan bilimsel araştırma projelerinde araştırmacı ve bursiyer olarak bulundum.

Yabancı Diller

İngilizce, C1 İleri

Sertifika, Kurs ve Eğitimler

Girişimcilik , Berkeley - T-Jump Accelerator, University of California, Berkeley, 2017

Mesleki Kurs, HDL Designer Live Online Training, Mentor Graphics, 2015

Mesleki Kurs, SystemVerilog For Verification Training, Mentor Graphics, 2014

Mesleki Kurs, Essential Verification with SystemVerilog and UVM, IMEC, 2014

Yaptığı Tezler

Doktora, H.264/AVC'de hızlı hareket kestirimi için düşük güçlü donanım mimarileri ve algoritma ortak tasarımı, Kocaeli Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Ve Haberleşme Mühendisliği, 2008

Yüksek Lisans, 10 bit iki adımlı analog sayısal dönüştürücünün VLSI tasarımı ve benzetimi, Kocaeli Üniversitesi, Fen Bilimleri Enstitüsü, Fen Bilimleri Enstitüsü, 2005

Araştırma Alanları

Donanım, İşlemci Mimarisi, Mantıksal Tasarım, Tümeşik Devreler, Elektrik-Elektronik Mühendisliği, Baskı Devreler, İnce Film, Kalın Film ve Hibrid Tümeşik Devreler, Dönüştürücüler ve Algılama Aygıtları, Elektronik Devreler

Akademik Unvanlar / Görevler

Doç. Dr., Kocaeli Üniversitesi, Mühendislik Fakültesi, Elektronik ve Haberleşme Mühendisliği, 2021 - Devam Ediyor

Yrd. Doç. Dr., Kocaeli Üniversitesi, Mühendislik Fakültesi, Elektronik ve Haberleşme Mühendisliği, 2009 - 2021

Öğretim Görevlisi Dr., Kara Harp Okulu Komutanlığı, Kara Harp Okulu (Dekanlık), Elektronik Mühendisliği Bölümü, 2009 - 2010

Araştırma Görevlisi, Kocaeli Üniversitesi, Mühendislik Fakültesi, Elektronik ve Haberleşme Mühendisliği, 2002 - 2009

Yaptığı Devreler

verdiği Dersler

Tümleşik Sayısal Devrelerin Fonksiyonel Olarak Doğrulanması, Yüksek Lisans, 2021 - 2022, 2020 - 2021, 2019 - 2020, 2018 - 2019, 2015 - 2016, 2014 - 2015

İleri Sayısal Tasarım, Yüksek Lisans, 2021 - 2022, 2020 - 2021, 2018 - 2019, 2017 - 2018, 2016 - 2017, 2015 - 2016, 2013 - 2014, 2012 - 2013, 2011 - 2012

Fonksiyonel Doğrulamaya Giriş, Lisans, 2021 - 2022, 2020 - 2021, 2019 - 2020, 2018 - 2019, 2015 - 2016

FPGA'lar ile Sayısal Tasarıma Giriş, Lisans, 2021 - 2022, 2020 - 2021, 2018 - 2019, 2017 - 2018, 2016 - 2017

Bilgisayar Donanım Mimarisi, Yüksek Lisans, 2021 - 2022, 2020 - 2021, 2019 - 2020, 2018 - 2019, 2017 - 2018, 2016 - 2017, 2015 - 2016

Sayısal Tasarım, Lisans, 2021 - 2022, 2020 - 2021, 2019 - 2020, 2018 - 2019, 2017 - 2018, 2016 - 2017, 2015 - 2016, 2014 - 2015, 2013 - 2014, 2012 - 2013, 2011 - 2012, 2010 - 2011

Mühendislik Tasarımı - 3, Lisans, 2016 - 2017

Mühendislik Uygulamalarına Giriş, Lisans, 2016 - 2017

Mikroişlemciler, Lisans, 2016 - 2017

Mühendislik Tasarımı - 2, Lisans, 2016 - 2017

Mühendislik Tasarımı - 1, Lisans, 2016 - 2017

Elektronik Laboratuvarı I, Lisans, 2016 - 2017, 2015 - 2016, 2014 - 2015, 2013 - 2014, 2012 - 2013, 2011 - 2012, 2010 - 2011

Elektronik II, Lisans, 2014 - 2015, 2013 - 2014, 2010 - 2011

Elektronik I, Lisans, 2015 - 2016, 2014 - 2015, 2011 - 2012, 2010 - 2011

Elektronik Laboratuvarı II, Lisans, 2010 - 2011

Yönetilen Tezler

Çelebi A., Düşük karmaşıklığa sahip hareket kestirimi donanım mimarileri, Yüksek Lisans, S.ÇETİN(Öğrenci), 2019

Çelebi A., HEVC CABAC için ikileştirme modülü donanım mimarisi, Yüksek Lisans, Y.ÇETİN(Öğrenci), 2018

Çelebi A., Uyarlamalı saat eş-zamanlama yönteminin FPGA kullanılarak gerçekleştirilmesi, Yüksek Lisans, S.DEMİR(Öğrenci), 2018

Çelebi A., H.264/AVC ve HEVC için BİT düzlemi uyumlama temelli hareket kestirimi ve donanım mimarisi, Yüksek Lisans, M.ASLAM(Öğrenci), 2017

Çelebi A., Yanıcı patlayıcı ortamlarda kullanılacak bir elektronik sistem tasarımı, Yüksek Lisans, S.İRKİT(Öğrenci), 2016

Tasarladığı Dersler

Çelebi A., FPGAlar ile Gömülü Sistem Tasarımı, Lisans, 2018 - 2019

Çelebi A., Bilgisayar Donanım Mimarisi, Doktora, 2015 - 2016

Çelebi A., Fonksiyonel Doğrulamaya Giriş, Lisans, 2015 - 2016

Çelebi A., FPGAlar ile Sayısal Tasarıma Giriş, Lisans, 2015 - 2016

Çelebi A., Tümleşik Sayısal Devrelerin Fonksiyonel Olarak Doğrulanması, Doktora, 2013 - 2014

Çelebi A., Verilog HDL ile Sayısal Tasarım, Lisans, 2011 - 2012

Çelebi A., Sayısal Tasarım, Lisans, 2010 - 2011

Çelebi A., İleri Sayısal Tasarım, Doktora, 2010 - 2011

Çelebi A., FPGA ile İşaret İşleme Sistemleri Tasarımına Giriş, Lisans, 2010 - 2011

Tasarlanan Programlar

Çelebi A., Lisans, Milli Savunma Üniversitesi Kara Harp Okulu Elektronik ve Haberleşme Mühendisliği Bölümü, 2011 - Devam Ediyor

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **FPGA based real-time epileptic seizure prediction system**
Cosgun E., ÇELEBİ A.
BIOCYBERNETICS AND BIOMEDICAL ENGINEERING, cilt.41, sa.1, ss.278-292, 2021 (SCI-Expanded)
- II. **Selective Gray-Coded Bit-Plane-Based Two-Bit Transform and Its Efficient Hardware Architecture for Low-Complexity Motion Estimation**
CELEBI A., YAVUZ S., ÇELEBİ A., URHAN O.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.64, sa.3, ss.259-266, 2018 (SCI-Expanded)
- III. **One-Dimensional Filtering Based Two-Bit Transform and Its Efficient Hardware Architecture for Fast Motion Estimation**
CELEBI A., YAVUZ S., ÇELEBİ A., URHAN O.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.63, sa.4, ss.377-385, 2017 (SCI-Expanded)
- IV. **A General Digit-Serial Architecture for Montgomery Modular Multiplication**
ERDEM S. S., YANIK T., ÇELEBİ A.
IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, cilt.25, sa.5, ss.1658-1668, 2017 (SCI-Expanded)
- V. **Hierarchical Order Statistics Filtering for Fast Bi-Dimensional Empirical Mode Decomposition**
Semiz S., ÇELEBİ A., URHAN O.
ETRI JOURNAL, cilt.38, sa.4, ss.695-702, 2016 (SCI-Expanded)
- VI. **Selective Gray-Coded Bit-Plane Based Low-Complexity Motion Estimation and its Hardware Architecture**
YAVUZ S., ÇELEBİ A., ASLAM M., URHAN O.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.62, sa.1, ss.76-84, 2016 (SCI-Expanded)
- VII. **Hierarchical Order Statistics Filtering for Fast Bi dimensional EMD**
SEMİZ S., ÇELEBİ A., URHAN O.
Etri Journal, cilt.38, 2016 (SCI-Expanded)
- VIII. **Wireless sensor network-based extension to KNX home automation system**
GOKBAYRAK A. B., KILIVAN S., AKIN S., ÇELEBİ A., URHAN O.
TURKISH JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCES, cilt.24, sa.5, ss.3652-3663, 2016 (SCI-Expanded)
- IX. **Bit Plane Matching Based Variable Block Size Motion Estimation Method and Its Hardware Architecture**
ÇELEBİ A., Lee H., Ertuerk S.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.56, sa.3, ss.1625-1633, 2010 (SCI-Expanded)
- X. **Truncated Gray-Coded Bit-Plane Matching Based Motion Estimation and its Hardware Architecture**
ÇELEBİ A., AKBULUT O., URHAN O., Ertuerk S.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.55, sa.3, ss.1530-1536, 2009 (SCI-Expanded)
- XI. **Efficient Hardware Implementations of Low Bit Depth Motion Estimation Algorithms**
ÇELEBİ A., URHAN O., Hamzaoglu I., ERTÜRK S.
IEEE SIGNAL PROCESSING LETTERS, cilt.16, sa.6, ss.513-516, 2009 (SCI-Expanded)
- XII. **A Low-Complexity Approach for the Color Display of Hyperspectral Remote-Sensing Images Using One-Bit-Transform-Based Band Selection**
Demir B., ÇELEBİ A., Ertuerk S.
IEEE TRANSACTIONS ON GEOSCIENCE AND REMOTE SENSING, cilt.47, sa.1, ss.97-105, 2009 (SCI-Expanded)
- XIII. **An All Binary Sub-Pixel Motion Estimation Approach and its Hardware Architecture**
ÇELEBİ A., AKBULUT O., URHAN O., Hamzaoglu I., ERTUERK S.
IEEE TRANSACTIONS ON CONSUMER ELECTRONICS, cilt.54, sa.4, ss.1928-1937, 2008 (SCI-Expanded)

Diğer Dergilerde Yayınlanan Makaleler

- I. **Hardware Implementation of Local Binary Pattern Based Two-Bit Transform Motion Estimation**
Yavuz S., ÇELEBİ A., TAŞYAPI ÇELEBİ A., URHAN O.
International Journal of Electrical and Computer Engineering, 2018 (Scopus)
- II. **FPGA Implementation of Adaptive Clock Recovery for TDMoIP Systems**
DEMİR S., ÇELEBİ A.
International Journal of Electronics and Communication Engineering, cilt.12, sa.1, ss.11-15, 2018 (Hakemli Dergi)
- III. **Efficient Hardware Architecture for Selective Gray Coded Bit Plane Based Low Complexity Motion Estimation**
Aslam M., ÇELEBİ A.
GAZI UNIVERSITY JOURNAL OF SCIENCE, cilt.30, sa.1, ss.69-78, 2017 (ESCI)

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **Implementation and Optimization of LeNet-5 Model for Handwritten Digits Recognition on FPGAs using Brevitas and FINN**
Njuguna J. C., Celebi A. T., ÇELEBİ A.
2023 Innovations in Intelligent Systems and Applications Conference, ASYU 2023, Sivas, Türkiye, 11 - 13 Ekim 2023
- II. **Multi-Lane Detection System Based on Segmentation Model for Autonomous Vehicles**
Özen S., Kaya U., Semiz A., ÇELEBİ A.
10th International Conference on Electrical and Electronics Engineering, ICEEE 2023, İstanbul, Türkiye, 8 - 10 Mayıs 2023, ss.18-23
- III. **An FPGA based Real-Time Flat Field Correction for Infrared Focal Plane Arrays**
Njuguna J. C., Alabay E., ÇELEBİ A., Celebi A. T., Gullu M. K.
2023 Innovations in Intelligent Systems and Applications Conference, ASYU 2023, Sivas, Türkiye, 11 - 13 Ekim 2023
- IV. **Efficient Hardware Implementation of Real-Time Object Tracking**
Njuguna J. C., Alabay E., ÇELEBİ A., Celebi A., Gullu M. K.
30th Signal Processing and Communications Applications Conference, SIU 2022, Safranbolu, Türkiye, 15 - 18 Mayıs 2022
- V. **Field programmable gate arrays implementation of two-point non-uniformity correction and bad pixel replacement algorithms**
Njuguna J. C., Alabay E., ÇELEBİ A., Celebi A., Gullu M. K.
2021 International Conference on INnovations in Intelligent SysTems and Applications, INISTA 2021, Kocaeli, Türkiye, 25 - 27 Ağustos 2021
- VI. **Field programmable gate arrays based multi camera thermal and day vision video processing and distribution system**
Basli A., Kahraman C., Ates B., ÇELEBİ A.
2021 International Conference on INnovations in Intelligent SysTems and Applications, INISTA 2021, Kocaeli, Türkiye, 25 - 27 Ağustos 2021
- VII. **Field Programmable Logic Arrays Implementation of Scene-Based Nonuniformity Correction Algorithm**
Njuguna J. C., Alabay E., ÇELEBİ A.
8th International Conference on Electrical and Electronics Engineering (ICEEE), Antalya, Türkiye, 9 - 11 Nisan 2021, ss.6-9
- VIII. **Implementation of MOSSE Object Tracking Algorithm on FPGA with High Level Synthesis Approach**
Tuncay E., ÇELEBİ A.
12th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 26 - 28 Kasım 2020, ss.241-245
- IX. **Epileptic Seizure Prediction for Imbalanced Datasets**

Cosgun E., ÇELEBİ A., GÜLLÜ M. K.

Medical Technologies Congress (TIPTEKNO), İzmir, Türkiye, 3 - 05 Ekim 2019, ss.290-293

- X. **Hardware Implementation of Local Binary Pattern Based Two-Bit Transform Motion Estimation**
YAVUZ S., ÇELEBİ A., TAŞYAPI ÇELEBİ A., URHAN O.
ICMIISP 2018 : 20th International Conference on Medical Imaging, Image and Signal Processing, Tayland, 18 - 19 Ocak 2018, cilt.12, ss.19-23
- XI. **Image Histogram Equalizer Hardware Implementation Using High Level Synthesis**
ÖNÜR İ., ÇELEBİ A.
ACADEMICSERA International Conference on Electrical and Electronics Engineering, İstanbul, Türkiye, 23 - 24 Ekim 2017, cilt.1
- XII. **On The Hardware Implementation of Binarization for High Efficiency Video Coding**
ÇETİN Y., ÇELEBİ A.
International Conference on Electrical and Electronics Engineering, İstanbul, Türkiye, 23 - 24 Ekim 2017, cilt.1, ss.1-5
- XIII. **Local Binary Pattern Method and its Hardware Architecture for Low-Complexity Motion Estimation**
YAVUZ S., TAŞYAPI ÇELEBİ A., ÇELEBİ A., URHAN O.
25th Signal Processing and Communications Applications Conference (SIU), Antalya, Türkiye, 15 - 18 Mayıs 2017
- XIV. **Integer 1-Bit Transform Method and its Hardware Architecture for Low-Complexity Block-Based Motion Estimation**
Yavuz S., TAŞYAPI ÇELEBİ A., ÇELEBİ A., URHAN O.
25th Signal Processing and Communications Applications Conference (SIU), Antalya, Türkiye, 15 - 18 Mayıs 2017
- XV. **Reusable Verification Model for Motion estimation Algorithm**
Aslam M., ÇELEBİ A.
IP SoC 2016 IP-SOC-IOT Conference Exhibition, 5 - 07 Aralık 2016
- XVI. **Hybrid hardware architecture for low complexity motion estimation algorithm**
Aslam M., ÇELEBİ A.
IP SoC 2016 IP-SOC-IOT Conference Exhibition, 5 - 07 Aralık 2016
- XVII. **Model Tabanlı Donanım Geliştirme Ortamları ile RTL Tasarımların Tümleştirilmesi için Alternatif bir Yöntem**
DEMİR S., HATİPOĞLU E., ÇELEBİ A.
Gömülü Sistemler ve Uygulamaları Sempozyumu, GömSis 2014, İstanbul, Türkiye, 4 - 05 Aralık 2014, cilt.1, ss.57-60
- XVIII. **KNX Ev Bina Otomasyon Sistemin Kablosuz Algılayıcı Ağı Temelli Bir Yaklaşımla Genişletilmesi**
GÖKBAYRAK A. B., KILIVAN S., ÇELEBİ A., AKIN S., URHAN O.
Gömülü Sistemler ve Uygulamaları Sempozyumu, GömSis 2014, İstanbul, Türkiye, 4 - 05 Aralık 2014, cilt.1, ss.53-56
- XIX. **Low Bit Depth Representation Based Embedded Motion Estimation Architecture**
Hatipoğlu E., ÇELEBİ A.
22nd IEEE Signal Processing and Communications Applications Conference (SIU), Trabzon, Türkiye, 23 - 25 Nisan 2014, ss.2158-2161
- XX. **Embedded Empirical Mode Decomposition Intellectual Property Core**
Horasanlı N., ÇELEBİ A.
22nd IEEE Signal Processing and Communications Applications Conference (SIU), Trabzon, Türkiye, 23 - 25 Nisan 2014, ss.2035-2038
- XXI. **HARDWARE DESIGN OF ANEMBEDDED REAL-TIME ACOUSTIC SOURCE LOCATION DETECTOR**
Turkoglu C., Cagdas S., ÇELEBİ A., ERTÜRK S.
6th IFIP International Conference on New Technologies, Mobility and Security (NTMS), Dubai, Birleşik Arap Emirlikleri, 30 Mart - 02 Nisan 2014
- XXII. **Hierarchical fast bidimensional empirical mode decomposition and its hardware architecture**
SERKAN S., ÇELEBİ A., URHAN O.
2013 21st Signal Processing and Communications Applications Conference (SIU), Haspolat, Türkiye, 24 - 26 Nisan 2013, cilt.1, ss.1-4
- XXIII. **On the FPGA Implementation Of Empirical Mode Decomposition Algorithm Using FPGA**

- Kose I., ÇELEBİ A.
21st Signal Processing and Communications Applications Conference (SIU), CYPRUS, 24 - 26 Nisan 2013
- XXIV. **Panoramik Kamera Sistemi PAN KAM**
TEKYILDIZ A., GÜVENEL Ç., DUVAR R., ÇELEBİ A., URHAN O., ERTÜRK S.
Gömülü Sistemler ve Uygulamaları Sempozyumu (gÖMSİS 2012), İstanbul, Türkiye, 29 - 30 Kasım 2012, cilt.1, ss.113-114
- XXV. **Mikrodenetleyici Tabanlı Lazer Mesafe Ölçer**
ESEN U., CABBAS O. D., ÇELEBİ A., URHAN O., ERTÜRK S.
Gömülü Sistemler ve Uygulamaları Sempozyumu (GömSis 2012), İstanbul, Türkiye, 29 - 30 Kasım 2012, cilt.1, ss.95-98
- XXVI. **An uncooled infrared camera with embedded real-time target tracking capability Gerçek zamanlı gömülü hedef takibi yapabilen soğutmasız kızıl ötesi kamera**
Güvenel Ç., Tekyildiz A., Türkoğlu Ç., Yıldız Ç., KÜÇÜKMANİSA A., ÇELEBİ A., URHAN O., GÜLLÜ M. K., ERTÜRK S.
2012 20th Signal Processing and Communications Applications Conference, SIU 2012, Fethiye, Muğla, Türkiye, 18 - 20 Nisan 2012
- XXVII. **FPGA implementation of cubic spline interpolation method for empirical mode decomposition**
ÇAĞDAŞ S., ÇELEBİ A.
2012 20th Signal Processing and Communications Applications Conference (SIU), Muğla, Turkey, Türkiye, 18 - 20 Nisan 2012, cilt.1, ss.1-4
- XXVIII. **IR Camera System with Embedded Target Tracking**
GÜVENEL Ç., TEKYILDIZ A., TÜRKOĞLU Ç., ÇELEBİ A., URHAN O., GÜLLÜ M. K., ERTÜRK S.
2nd Annual International Conference on Advances in Distributed and Parallel Computing (ADPC 2011) - special track on Real-Time and Embedded Systems (RTES 2011), 12 - 13 Ekim 2011, cilt.1, ss.71-74
- XXIX. **HIGH PERFORMANCE HARDWARE ARCHITECTURE FOR CONSTRAINED ONE-BIT TRANSFORM BASED MOTION ESTIMATION**
ÇELEBİ A., URHAN O.
19th European Signal Processing Conference (EUSIPCO), Barcelona, İspanya, 29 Ağustos - 02 Eylül 2011, ss.2151-2155
- XXX. **Efficient Hardware Architecture with Data Reuse and Fast Search Algorithm Support for Low Complexity Motion Estimation**
ÇELEBİ A., ERTÜRK S., LEE H. J.
24th International Technical Conference on Circuits/Systems, Computers and Communications (ITC-CSCC), JEJU, Güney Kore, 5 - 08 Mayıs 2009, cilt.1, ss.1-4
- XXXI. **Truncated Gray-Coded Bit-Plane Matching Based Motion Estimation and its Hardware Architecture**
ÇELEBİ A., AKBULUT O., URHAN O., ERTÜRK S.
IEEE 17th Signal Processing and Communications Applications Conference, Antalya, Türkiye, 9 - 11 Nisan 2009, ss.906-909
- XXXII. **MVBLA Based Design of Constrained 1-Bit Transform Based Motion Estimation Algorithm**
ÇELEBİ A., URHAN O., Ertuerk S., Hamzaoglu I., Duendar G.
IEEE 16th Signal Processing and Communications Applications Conference, Aydın, Türkiye, 20 - 22 Nisan 2008, ss.581-582
- XXXIII. **Implementation of Constrained 1-Bit Transform based motion estimation algorithm with an FPGA based architecture**
ÇELEBİ A., URHAN O., ERTÜRK S., Duendar G.
IEEE 15th Signal Processing and Communications Applications Conference, Eskişehir, Türkiye, 11 - 13 Haziran 2007, ss.1005-1006
- XXXIV. **Patlama Riski Bulunan Ortamlarda Kullanılabilecek Kendinden Emniyetli Algılayıcı Tasarımı**
İrkit S., ÇELEBİ A.
ELECO 2016 - Elektrik - Elektronik ve Biyomedikal Mühendisliği Konferansı, Bursa, Türkiye, 1 - 03 Mart 2016, cilt.1, ss.207-211
- XXXV. **A 10 bit500Ms s Two Step Flash ADC**

ÇELEBİ A., AYTAR O., TANGEL A.

IEEE Int. Conf. on Computer as a tool, Belgrade, Srbistan Ve Karadağ, 21 - 24 Kasım 2005, ss.898-901

XXXVI. An 8 Bit CMOS Folding ADC Implementation Using TIQ Based Flash ADC Core

TEKİN M. F., TANGEL A., AYTAR O., ÇELEBİ A.

12th International Mixed Design of Integrated Circuits and Systems Conference (MIXDES 2005), Krakow, Polonya, 22 - 25 Mayıs 2005, cilt.1, ss.43-45

XXXVII. TIQ Tabanlı 8 bit Folding A D Dönüştürücü Tasarımı

TEKİN M. F., TANGEL A., AYTAR O., ÇELEBİ A.

ELECO 2004 Elektrik-Elektronik-Bilgisayar Mühendisliği Sempozyumu, Bursa, Türkiye, 8 - 12 Aralık 2004, cilt.1, ss.118-122

XXXVIII. 8-bit 1Gs/s Semi-Flash ADC Based on Threshold Inverter Quantization Technique

Aytar O., Çelebi A., Tangel A., Tekin F.

MIXDES-2004, Warszawa, Polonya, 5 - 07 Ocak 2004

XXXIX. A VLSI Implementation for Fast All Boolean Motion Estimation Based on Pre Coded Imag Planes Matching

Çelebi A., Ertürk S., Tangel A.

3rd International Conference on Electrical and Electronics Engineering (ELECO'2003), Bursa, Türkiye, 3 - 07 Aralık 2003, cilt.1, ss.36-40

Desteklenen Projeler

Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, Derin Öğrenme Kabiliyetli Gömülü İşlem Modülü, 2023 - 2025

Çelebi A., TÜBİTAK Projesi, Sanallaştırma Destekli Genişletilebilir Endüstriyel Ağ Geçidi, 2022 - 2024

Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, LWIR Termal Kamera Tasarımı, 2021 - 2024

Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, FPGA Tabanlı Gömülü İşlem Modülü, 2022 - 2023

Çelebi A., TÜBİTAK Projesi, IoT Destekli Enerji Yönetim Cihaz Ailesi, 2022 - 2023

Çelebi A., TÜBİTAK Projesi, Enerjisini Hattan Alan Yerli Arıza Gösterge Cihazı Geliştirilmesi ve Pilot Uygulaması, 2021 - 2023

Çelebi A., TÜBİTAK Projesi, PORTATİF EMG CİHAZI, 2021 - 2023

Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, ASEYE-ASİS Askeri Çevresel Gözetleme Sistemi, 2020 - 2023

ÇELEBİ A., COŞGUN E., Yükseköğretim Kurumları Destekli Proje, EEG İŞARETLERİ KULLANILARAK EPİLEPSİ NÖBET TAHMİN SİSTEMİNİN FPGA TABANLI DONANIM İLE GERÇEKLEŞTİRİLMESİ, 2018 - 2022

Çelebi A., TÜBİTAK Projesi, CAN FD FPGA Donanım Çekirdeğinin Ürünleştirilmesi, 2020 - 2021

Çelebi A., TÜBİTAK Projesi, Video Sinyal İşleme Veriyolu Donanım Çekirdeği, 2019 - 2021

Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, Kızılötesi Video Kamera Çekirdeği, 2019 - 2021

ÇELEBİ A., Yükseköğretim Kurumları Destekli Proje, 2019- TÜMLEŞİK SİSTEMLER LABORATUVARI, 2019 - 2020

Urhan O., Çelebi A., Taşyapı Çelebi A., TÜBİTAK Projesi, HEVC için Paralel ve Donanımsal Gerçeklemeye Uygun Hareket Kestirim Yaklaşımları, 2016 - 2018

Çelebi A., TÜBİTAK Projesi, CAN FD Fikri Mülkiyet Çekirdeği, 2015 - 2017

ÇELEBİ A., TÜBİTAK Projesi, JESD204B Fikri Mülkiyet Çekirdeği, 2014 - 2015

ÇELEBİ A., TÜBİTAK Projesi, JESD204B Düşünce İyelik Çekirdeğinin Geliştirilmesi, 2013 - 2015

Urhan O., Çelebi A., Sanayi Tezleri Projesi, Kablosuz Algılayıcı Ağı Yaklaşımı ile Aydınlatma Kontrol Sistemi, 2013 - 2014

ÇELEBİ A., Yükseköğretim Kurumları Destekli Proje, Imge ve Video işaretlerinde Sınıflandırma işlemi için Donanımsal Hızlandırıcı, 2011 - 2014

Ertürk A., Çelebi A., TÜBİTAK Projesi, Elektro optik Mesafe Ölçer, 2012 - 2013

Urhan O., Güllü M. K., Çelebi A., Sanayi Tezleri Projesi, Sualtı Sistemleri İçin Elektronik Cirooskop Pusula, 2010 - 2012

Urhan O., Ertürk S., Çelebi A., TÜBİTAK Uluslararası İkili İşbirliği Projesi, Düşük Karmaşıklıkta Sahip Hareket Kestirim Yaklaşımları ve Bunların Yonga Üzeri Sistem Tasarımları, 2008 - 2010

TÜBİTAK Projesi, HiperSpektral Sınıflandırma Bölütleme ve Tanıma HISSET, 2007 - 2009

Urhan O., Ertürk S., Güllü M. K., Çelebi A., TÜBİTAK Uluslararası İkili İşbirliği Projesi, Sıkıştırılmış Video Kalitesinin

İyileştirilmesi için Optimal ve Optimize Yakın Son Süzgeçleme, 2007 - 2009

ÇELEBİ A., TÜBİTAK Projesi, Yüksek Hızlı CMOS Analog Sayısal Dönüştürücülerin VLSI Tasarımı ve İmalatı, 2002 - 2005

Metrikler

Yayın: 55

Atıf (WoS): 205

Atıf (Scopus): 278

H-İndeks (WoS): 8

H-İndeks (Scopus): 9

Akademi Dışı Deneyim

Ticari Kuruluş Özel, Intheca Elektronik A.Ş., Yönetim Kurulu

Ticari Kuruluş Özel, Kuantek Elektronik Bilişim San.Tic.Ltd.Şti., Yönetim Kurulu

Kuantek Elektronik Bilişim San.Tic.Ltd.Şti.

Ticari Kuruluş Özel, Pars Ar-Ge ve Bilgi Teknolojileri Ltd.Şti., Ar-Ge

Pars Ar-Ge ve Bilgi Teknolojileri Ltd. Şti.

Kara Harp Okulu

Seul Ulusal Üniversitesi